#### PATENT ABSTRACTS OF JAPAN

(11)Publication number;

2001-052970

(43)Date of publication of application: 23.02.2001

(51)Int.CL

H01G 9/058 H01G 9/155

(21)Application number: 11-226716

(71)Applicant:

HONDA MOTOR CO LTD

(22)Date of filing:

10.08,1999

(72)Inventor:

KOYAMA SHIGEKI

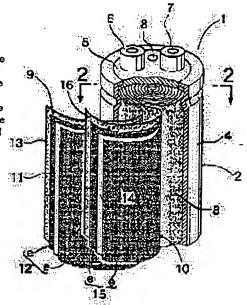
**NOGUCHI MINORU** 

# (54) CYLINDRICAL ELECTRIC DOUBLE-LAYERED CAPACITOR

#### (57)Abstract

PROBLEM TO BE SOLVED: To suppress deterioration in performance as much as possible, caused by expansion of band-like positive and negative poles due to charging, related to a cylindrical electric double-layered capacitor.

SOLUTION: Related to a cylindrical electric double-layered capacitor 1, one separator 16 is inserted between band-like positive and negative poles 12 and 15 which expand by charging. An electrode winding body 3, wherein one of the band-like positive and electrode poles 12 and 15 is laminated on another separator 13, which is wound in spiral so as to be positioned on the outermost side, and a vessel 2 for housing the electrode winding body 3, are provided. The thickness of the band-like positive and negative poles 12 and 15 decreases, processing from a winding-start side to a winding-end side.



#### **LEGAL STATUS**

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

# (19)日本国特許庁 (JP) (12) 公開特許公報 (A)

(11)特許出願公開番号 特開200i-52970 (P2001-52970A)

(43)公開日 平成13年2月23日(2001.2.23)

(51) Int.Cl.7

酸別記号

FΙ

テーマコート (参考)

H01G 9/058

9/155

H01G 9/00

3 O 1 A

301Z

# 審査請求 未請求 請求項の数1 〇L (全 8 頁)

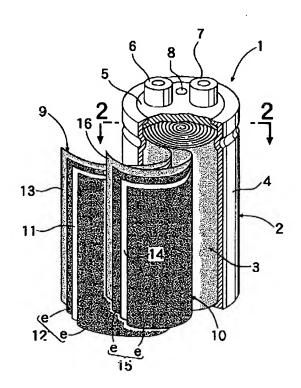
(21)出願番号	特願平11-226716	(71)出願人	000005326
			本田技研工業株式会社
(22) 出顧日	平成11年8月10日(1999.8.10)		東京都港区南青山二丁目1番1号
		(72)発明者	小山 茂樹
			埼玉県和光市中央1丁目4番1号 株式会
			社本田技術研究所内
		(72)発明者	野口 実
			埼玉県和光市中央1丁目4番1号 株式会
			社本田技術研究所内
		(74)代理人	100071870
			弁理士 落合 健 (外1名)

# (54)【発明の名称】 円筒型電気二重層コンデンサ

#### (57)【要約】

【課題】 円筒型電気二重層コンデンサにおいて, 充電 による帯状正, 負極の膨脹に起因した性能の劣化を極力 抑制する。

【解決手段】 円筒型電気二重層コンデンサ1は、充電 により膨脹する帯状正、負極12、15間に1つのセパ レータ16を介在させ、また帯状正、負極12、15の 一方に別のセパレータ13を重ね合せた重ね合せ物を, 前記別のセパレータ13が最外側に位置するように渦巻 状に巻回した電極巻回体3と、その電極巻回体3を収容 する容器2を備えている。帯状正、負極12、15の厚 さは、巻始め側から巻終り側に向って減少している。



# 【特許請求の範囲】

【請求項1】 充電により膨脹する帯状正, 負極(1 2, 15) 間に1つのセパレータ(16) を介在させ、 また前記帯状正、負極(12,15)の一方に別のセパ レータ (13) を重ね合せた重ね合せ物を, 前記別のセ パレータ(13)が最外側に位置するように渦巻状に巻 回した電極巻回体(3)と、その電極巻回体(3)を収 容する容器(2)を備えた円筒型電気二重層コンデンサ において、前記正、負極(12, 15)の厚さを、巻始 め側から巻終り側に向って減少させたことを特徴とする 円筒型電気二重層コンデンサ。

# 【発明の詳細な説明】

# [0001]

【発明の属する技術分野】本発明は円筒型電気二重層コ ンデンサ,特に,充電により膨脹する帯状正,負極間に 1つのセパレータを介在させ、また帯状正、負極の一方 に別のセパレータを重ね合せた重ね合せ物を、前記別の セパレータが最外側に位置するように渦巻状に巻回した 電極巻回体と、その電極巻回体を収容する容器を備えた 円筒型電気二重層コンデンサに関する。

#### [0002]

【従来の技術】従来、前記帯状正、負極は、活性炭を主 成分として全体に亘り均一厚さに形成されている。また 前記のように充電により膨脹する活性炭としては、例え ばメソフェーズピッチを原料とするアルカリ賦活炭を挙 げることができる。

# [0003]

【発明が解決しようとする課題】前記アルカリ賦活炭は 高密度、高容量であって円筒型電気二重層コンデンサの 静電容量を高める上で極めて有効であるが、その反面、 前記のように充電により膨脹するため、帯状正、負極の 変形等を生じて円筒型電気二重層コンデンサの性能が劣 化するおそれがあった。なお、この膨脹は、充電電圧に 応じて一定量進行し、定電圧充電状態では殆ど進行しな い。また帯状正、負極の収縮量はそれらの膨脹量よりも 小である。

# [0004]

【課題を解決するための手段】本発明は帯状正、負極に おける膨脹の絶対量を従来例よりも減少させると共にそ れらの重量の絶対量を従来例と略同等に維持し、これに より性能の劣化を極力抑制し得るようにした前記円筒型 電気二重層コンデンサを提供することを目的とする。

【0005】前記目的を達成するため本発明によれば、 充電により膨脹する帯状正、負極間に1つのセパレータ を介在させ、また前記帯状正、負極の一方に別のセパレ ータを重ね合せた重ね合せ物を、前記別のセパレータが 最外側に位置するように渦巻状に巻回した電極巻回体 と、その電極巻回体を収容する容器を備えた円筒型電気 二重層コンデンサにおいて, 前記正, 負極の厚さを, 巻 始め側から巻終り側に向って減少させた円筒型電気二重 層コンデンサが提供される。

【0006】電極巻回体において、その帯状正、負極の 膨脹による最終的な厚さ増加率は、例えば中心部で約1 0%, 中間部で約30%, 外周部で約50%である。こ のように中心部における厚さ増加率が小さいのは、その 中心部に、巻回による締付力が強く作用しているためで あり,一方,外周部における厚さ増加率が大きいのは, 電極巻回体および容器間にその電極巻回体の嵌込み用間 隙が存在することに起因してその外周部に対する締付力 が弱いからである。

【0007】そこで、帯状正、負極を前記のように構成 すると, 膨脹量の最も大きな外周部を最も薄く形成して 電極巻回体全体の膨脹の絶対量を従来例に比べて減少さ せ,これにより、帯状正,負極の変形等を回避すること ができる。一方、最も膨脹量の小さな中心部の厚さを最 も厚く形成して帯状正、負極の重量の絶対量を従来例と 略同等に維持し得る。

【0008】これにより帯状正、負極の膨脹に起因した 静電容量の減少、内部抵抗の上昇等の性能の劣化を極力 抑制することができる。

# [0009]

【発明の実施の形態】図1において,円筒型電気二重層 コンデンサ1は、A1製容器2と、その容器2内に収容 された電極巻回体3と、その容器2内に注入された電解 液とを有する。容器2は、有底筒型本体4と、その一端 開口部を閉鎖する端子板5とよりなり、その端子板5に 正、負端子6、7と安全弁8とが設けられている。

【0010】電極巻回体3は、正極積層帯9と負極積層 帯10とを有する。その正極積層帯9は、アルミ箔より なる帯状集電体11の両面に、それぞれ帯状分極性電極 e を導電性接着剤を用いて貼付し、一方の帯状分極性電 極eにPTFE (ポリテトラフルオロエチレン) よりな る第1のセパレータ13を重ね合せたものである。これ ら一対の分極性電極 e より帯状正極 1 2 が構成される。 また第1のセパレータ13に電解液が含浸保持される。 負極積層帯10は、アルミ箔よりなる帯状集電体14の 両面に、それぞれ帯状分極性電極 e を導電性接着剤を用 いて貼付し、一方の帯状分極性電極eにPTFEよりな る第2のセパレータ16を重ね合せたものである。これ ら一対の分極性電極 e より帯状負極 1 5が構成される。 また第2のセパレータ16に電解液が含浸保持される。 【0011】電極巻回体3の製造に当っては、正極積層 帯9の、露出している帯状正極12に負極積層帯10の 第2セパレータ16を重ね合せ、その重ね合せ物を、正

極積層帯9の第1のセパレータ13が最外側に位置する ように渦巻き状に巻回するものである。 【0012】帯状正極12および帯状負極15は、メソ フェーズピッチを原料とするアルカリ賦活炭を主成分と

して構成され、したがって両極12、15は充電により 膨脹する。

【0013】電解液としては、ホウフッ化第4アンモニウム化合物、例えばTEMA・BF<sub>4</sub>  $[(C_2 H_5)_3 CH_3 N \cdot BF_4 (ホウフッ化トリエチルメチルアンモニウム)、溶質 <math>[OPC(TDUU) - TAUV -$ 

【0014】本発明は、前記のような円筒型電気二重層 コンデンサ1において、帯状正、負極12、15の厚さ を、巻始め側から巻終り側に向って減少させたものであ る。厚さ減少のため、具体的には、段階的に減少させ る、または直線的に漸減させる、といった手段が採用さ れる。

【0015】電極巻回体3において、その帯状正、負極12、15の膨脹による最終的な厚さ増加率は、図2に示すように、例えば中心部Aで約10%、中間部Bで約30%、外周部Cで約50%である。このように中心部Aにおける厚さ増加率が小さいのは、その中心部Aに、巻回による締付力が強く作用しているためであり、一方、外周部Cにおける厚さ増加率が大きいのは、電極巻回体3および有底筒型本体4間にその電極巻回体3の嵌込み用間隙が存在することに起因してその外周部Cに対する締付力が弱いからである。

【0016】そこで、帯状正、負極12,15を前記のように構成すると、膨脹量の最も大きな外周部Cを最も薄く形成して電極巻回体3全体の膨脹の絶対量を従来例に比べて減少させ、これにより、帯状正、負極12,15の変形等を回避することができる。一方、最も膨脹量の小さな中心部Aの厚さを最も厚く形成して帯状正、負極12,15の重量の絶対量を従来例と略同等に維持し得る。

【0017】これにより帯状正,負極12,15の膨脹に起因した静電容量の減少,内部抵抗の上昇等の性能の劣化を極力抑制することができる。

【0018】以下, 具体例について説明する。

【0019】帯状正,負極12,15の主成分である,メソフェーズピッチを原料とするアルカリ賦活炭、実施例ではKOH賦活炭を次のような方法で製造した。

【0020】(a) 塊状をなすメソフェーズピッチに室温下で粉砕処理を施して平均粒径300μmの粉砕粉を製造し、次いで粉砕粉に、大気気流中、350℃、2時間の不融化処理を施し、その後、粉砕粉に、窒素気流中、700℃、1時間の炭化処理を施して炭化粉を得た。(b) 炭化粉と、その炭素重量の2倍量のKOHとを混合し、次いで混合物に窒素雰囲気中、800℃、5時間のアルカリ賦活処理としてのカリウム賦活処理を施し、その後、混合物の、塩酸による中和、洗浄および乾燥といった後処理を行ってKOH賦活炭を得た。(c) KOH賦活炭にジェットミルによる粉砕処理を施して、平均粒径30μmの微細なKOH賦活炭を得た。以下、この微細KOH賦活炭を単にKOH賦活炭と言う。

〔実施例 I 〕 K O H 賦活炭、黒鉛粉末 (導電フィラ) お

よびPTFE (バインダ)を85:12.5:2.5の 重量比となるように秤量し、次いでその秤量物を混練 し、その後、混練物を用いて圧延を行い、厚さ2004 m, 170 m m および 150 m m の 3 種の電極シートを 製作した。図3に示すように,各電極シートから幅95 m, 長さ500mmの複数の帯状体17,18,19を切 出し、これら3枚の帯状体17、18、19と、幅10 5m, 長さ1500m, 厚さ40μmの帯状集電体11 と、導電性接着剤とを用い、またPTFEよりなる厚さ 75μmの第1のセパレータ13を用いて正極積層帯9 を製作した。この場合、厚さ200µmの両帯状体17 が集電体11の長手方向一端側の両面に、また厚さ15 0μmの両帯状体19が集電体11の長手方向他端側の 両面に、さらに厚さ170µmの両帯状体18が両帯状 体17,19間において集電体11の両面にそれぞれ配 設され,これら帯状体17,18,19より帯状分極性 電極 e が構成され、また一対の分極性電極 e より、一端 から他端に向って厚さを2:1.7:1.5の割合で段 階的に減少させた帯状正極12が構成される。

【0021】さらに、前記同様の3枚の帯状体17,18,19と、帯状集電体14と、導電性接着剤とを用い、また厚さ75μmの第2のセパレータ16を用いて負極積層帯10を製作した。この場合、厚さ200μmの両帯状体17が集電体14の長手方向一端側の両面に、また厚さ150μmの両帯状体18が集電体14の長手方向他端側の両面に、さらに厚さ170μmの両帯状体18が両帯状体17,19間において集電体14の両面にそれぞれ配設され、これら帯状体17,18,19より帯状分極性電極eが構成され、また一対の分極性電極eより、一端から他端に向って2:1.7:1.5の割合で厚さを段階的に減少させた帯状負極15が構成される。

【0022】そして、正極積層帯9の、露出している帯状分極性電極eに負極積層帯10の第2のセパレータ16を重ね合せ、その重ね合せ物を、正極積層帯9の第1のセパレータ13が最外側に位置するように、厚さ200μmの帯状体17の端部aを中心に、図2に示すように反時計方向に渦巻き状に巻回して電極巻回体3を製造し、この電極巻回体3と、1.5モルのTEMA・BF4をPC溶液に溶解した電解液とを内径50mm、長さ130mmの容器2の有底筒型本体4内に入れ、その開口部を端子板5を用いて閉鎖した。その閉鎖の際に正極積層帯9および負極積層帯10の両集電体11が端子板5の正端子6および負端子7にそれぞれ接続される。この円筒型電気二重層コンデンサ1を実施例(1)とする。

「実施例II〕KOH賦活炭, 黒鉛粉末 (導電フィラ) ならびにPTFEおよびPVDF (ポリフッ化ビニリデン, バインダ)を80:12:2:6の重量比となるように秤量し, 次いでその秤量物に, それの重量の5倍量のN-メチル-2-ピロリドン (溶剤)を加えて混合

し、ペースト状電極混合物を得た。その電極混合物をドクタブレード法により、幅105㎜、長さ1500㎜、厚さ40μmの帯状集電体11の両面に幅95㎜、長さ1500㎜、厚さ220μmにそれぞれ塗布し、次いで圧延を行って、図4に示すように一端の厚さが200μm、他端の厚さが150μm、長手方向二等分位置の厚さが175μmであり、且つ一端から他端に向って厚さが直線的に減少する帯状分極性電極eを形成し、また一対の分極性電極eより帯状正極12を構成した。この場合の帯状正極12の勾配は(200-150)/1500である。さらに、一方の帯状分極性電極eに実施例I同様の第1のセパレータ13を重ね合せて正極積層帯9を構成した。

【0023】次に、前記同様の電極混合物をドクタブレード法により、幅105mm、長さ1500mm、厚さ40μmの帯状集電体14の両面に幅95mm、長さ1500mm、厚さ220μmにそれぞれ塗布し、次いで圧延を行って、前記同様に、一端の厚さが200μm、他端の厚さが150μm、長手方向二等分位置の厚さが175μmであり、且つ一端から他端に向って厚さが直線的に減少する帯状分極性電極eを形成し、また一対の分極性電極eより帯状負極15を構成した。この場合の帯状負極15の勾配は、前記同様に(200-150)/1500である。さらに、一方の帯状負極15に実施例I同様の第2のセパレータ16を重ね合せて負極積層帯10を構成した。

【0024】そして、正極積層帯9の、露出している帯状分極性電極eに負極積層帯10の第2のセパレータ16を重ね合せ、その重ね合せ物を、正極積層帯9の第1のセパレータ13が最外側に位置するように、最大厚さを持つ端部bを中心に、図2に示すように反時計方向に渦巻き状に巻回して、電極巻回体3を製造し、この電極巻回体3と、1.5モルのTEMA・BF4をPC溶液に溶解した電解液とを内径50m、長さ130mmの容器2の有底筒型本体4内に入れ、その開口部を端子板5を用いて閉鎖した。その閉鎖の際に、正極積層帯9および負極積層帯10の両集電体11、14は端子板5の正端子6および負端子7にそれぞれ接続される。この円筒型電気二重層コンデンサ1を実施例(2)とする。

【比較例】KOH賦活炭、黒鉛粉末(導電フィラ)ならびにPTFEおよびPVDF(バインダ)を80:12:2:6の重量比となるように秤量し、次いでその秤量物に、それの重量の5倍量のNーメチルー2ーピロリドン(溶剤)を加えて混合し、ペースト状電極混合物を得た。その電極混合物をドクタブレード法により、幅105㎜、長さ1500㎜、厚さ220μmにそれぞれ塗布し、次いで圧延を行って、図5に示すように全体に亘り175μmの厚さを有する帯状分極性電極eより帯状正極12を構成した。この一方の帯状分極性電極eに実施例I同様の第1のセパレータ13を重ね合せて正極積層帯9を構成した。

【0025】次に、前記同様の電極混合物をドクタブレード法により、幅105mm、長さ1500mm、厚さ40μmの帯状集電体14の両面に幅95mm、長さ1500mm、厚さ220μmにそれぞれ塗布し、次いで圧延を行って、全体に亘り175μmの厚さを有する帯状分極性電極eを形成し、また一対の分極性電極eより帯状負極15を構成した。この一方の帯状負極15に実施例I同様の第2のセパレータ16を重ね合せて負極積層帯10を構成した。

【0026】そして、正極積層帯9の、露出している帯状分極性電極eに負極積層帯10の第2のセパレータ16を重ね合せ、その重ね合せ物を、正極積層帯9の第1のセパレータ13が最外側に位置するように図2に示すように渦巻き状に巻回して電極巻回体3を製造し、この電極巻回体3と、1.5モルのTEMA・BF4をPC溶液に溶解した電解液とを内径50㎜、長さ130㎜の容器2の有底筒型本体4内に入れ、その開口部を端子板5を用いて閉鎖した。その閉鎖の際に、正極積層帯9および負極積層帯10の両集電体11、14は、端子板5の正端子6および負端子7にそれぞれ接続される。この円筒型電気二重層コンデンサ1を比較例とする。

〔電気二重層コンデンサの性能〕表1は実施例(1),(2)および比較例の初期性能を示す。

[0027]

【表1】

	初期性能		
	内部抵抗 (mΩ)	静電容量 (F)	
実施例(1)	3. 1	3 0 2 0	
実施例 (2)	3. 2	3 0 2 6	
比較例	. 4	2986	

【0028】表1より、初期性能は実施例(1)、

(2)が比較例よりも若干優れていることが判る。

【0029】また、実施例(1)、(2)および比較例について、30分間経過後における電極巻回体3の外径増加率を求めたところ表2の結果を得た。

[0030]

# 【表2】

	3 0 分間経過後の電極 巻回体の外径増加率
実施例(1)	0. 5
実施例(2)	0. 3
比較例	7. 3

【0031】表2より、実施例(1)、(2)は、帯状正、負極12、15における膨脹の絶対量の減少を図られているため、比較例に比べて電極巻回体3の外径増加率が大幅に小さいことが判る。

【0032】次に、実施例(1),(2)および比較例について、実用寿命を考慮して、45℃雰囲気中にて2.5V,1700時間の連続電圧印加を行って、それらの静電容量劣化率および内部抵抗上昇率を測定したところ、図6,7の結果を得た。

【0033】図6,7より,実施例(1),(2)は,帯状正,負極12,15の変形等を回避され,またそれらの重量の絶対量を従来例と略同等に維持されているため,比較例に比べて静電容量劣化率および内部抵抗上昇率が共に小さく,高い実用寿命を有することが判る。な

お、静電容量劣化率および内部抵抗上昇率が長時間に亘って変化している原因は、帯状正、負極12,15の膨脹に因るものではなく、ガス発生等に起因する。

### [0034]

【発明の効果】本発明によれば、前記のように構成することによって、充電による帯状正、負極の膨脹に起因した性能の劣化を極力抑制し得るようにした円筒型電気二重層コンデンサを提供することができる。

# 【図面の簡単な説明】

【図1】円筒型電気二重層コンデンサの要部破断斜視図である。

【図2】図1の2-2線断面図である。

【図3】実施例における正極積層帯と負極積層帯との関係を示す説明図である。

【図4】他の実施例における正極積層帯と負極積層帯と の関係を示す説明図である。

【図5】比較例における正極積層帯と負極積層帯との関係を示す説明図である。

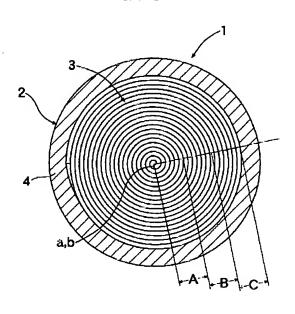
【図6】経過時間と静電容量劣化率との関係を示すグラフである。

【図7】経過時間と内部抵抗上昇率との関係を示すグラフである。

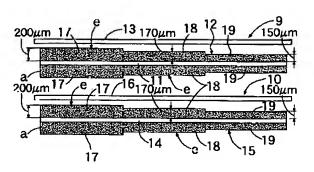
# 【符号の説明】

- 1 円筒型電気二重層コンデンサ
- 2 容器
- 3 電板巻回体
- 12 帯状正極
- 13 第1のセパレータ
- 15 帯状負極
- 16 第2のセパレータ

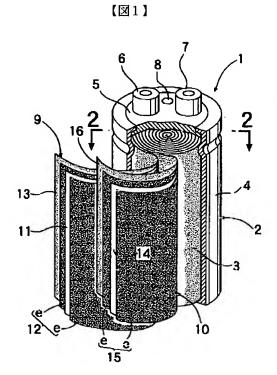
# 【図2】

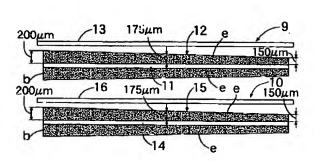


# 【図3】

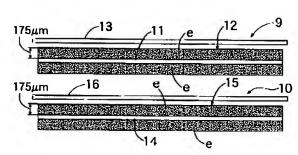


【図4】

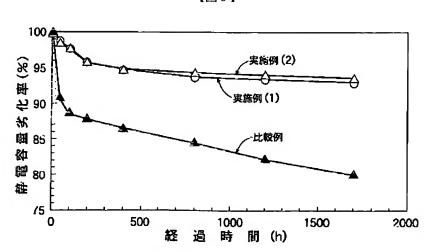




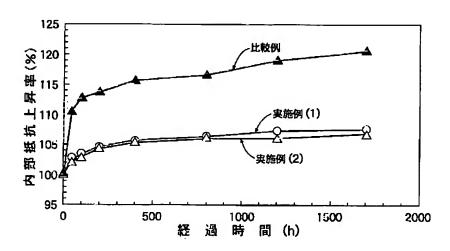
【図5】



【図6】







#### 【手続補正書】

【提出日】平成12年10月18日(2000.10.

18)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0011

【補正方法】変更

【補正内容】

【0011】電極巻回体3の製造に当っては、正極積層帯9の、露出している分極性電極eに負極積層帯10の第2セパレータ16を重ね合せ、その重ね合せ物を、正極積層帯9の第1のセパレータ13が最外側に位置するように渦巻き状に巻回するものである。

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】0021

【補正方法】変更

【補正内容】

【0021】さらに、前記同様の3枚の帯状体17,18,19と、帯状集電体14と、導電性接着剤とを用い、また厚さ75μmの第2のセパレータ16を用いて負極積層帯10を製作した。この場合、厚さ200μmの両帯状体17が集電体14の長手方向一端側の両面に、また厚さ150μmの両帯状体19が集電体14の長手方向他端側の両面に、さらに厚さ170μmの両帯状体18が両帯状体17,19間において集電体14の両面にそれぞれ配設され、これら帯状体17,18,19より帯状分極性電極eが構成され、また一対の分極性電極eより、一端から他端に向って2:1.7:1.5の割合で厚さを段階的に減少させた帯状負極15が構成される。

【手続補正3】

【補正対象書類名】明細書

【補正対象項目名】0022

【補正方法】変更

【補正内容】

【0022】そして、正極積層帯9の、露出している帯状分極性電極eに負極積層帯10の第2のセパレータ16を重ね合せ、その重ね合せ物を、正極積層帯9の第1のセパレータ13が最外側に位置するように、厚さ200μmの帯状体17の端部aを中心に、図2に示すように反時計方向に渦巻き状に巻回して電極巻回体3を製造し、この電極巻回体3と、1.5モルのTEMA・BF4をPC溶液に溶解した電解液とを内径50mm、長さ130mmの容器2の有底筒型本体4内に入れ、その開口部を端子板5を用いて閉鎖した。その閉鎖の際に正極積層帯9および負極積層帯10の両集電体11、14が端子板5の正端子6および負端子7にそれぞれ接続される。この円筒型電気二重層コンデンサ1を実施例(1)とする。

「実施例II〕 KOH賦活炭、黒鉛粉末(導電フィラ)ならびにPTFEおよびPVDF(ポリフッ化ビニリデン、バインダ)を80:12:2:6の重量比となるように秤量し、次いでその秤量物に、それの重量の5倍量のNーメチルー2ーピロリドン(溶剤)を加えて混合し、ペースト状電極混合物を得た。その電極混合物をドクタブレード法により、幅105㎜、長さ1500㎜、厚さ40 $\mu$ mの帯状集電体11の両面に幅95㎜、長さ1500㎜、厚さ220 $\mu$ mにそれぞれ塗布し、次いで圧延を行って、図4に示すように一端の厚さが200 $\mu$ m、他端の厚さが150 $\mu$ m、長手方向二等分位置の厚さが175 $\mu$ mであり、且つ一端から他端に向って厚さが直線的に減少する帯状分極性電極eを形成し、また一

対の分極性電極 e より帯状正極 1 2を構成した。この場合の帯状正極 1 2の勾配は(200-150)/150 0である。さらに,一方の帯状分極性電極 e に実施例 I 同様の第1のセパレータ13を重ね合せて正極積層帯9 を構成した。